. ⑩ 日本国特許庁(JP)

①特許出願公開

四公開特許公報(A)

7357-5F 7738-5F 昭61-71652

௵Int Cl.⁴

願

犯出

識別記号

沖電気工業株式会社

庁内整理番号

33公開 昭和61年(1986)4月12日

H 01 L 23/48 23/28

審査請求 未請求 発明の数 1 (全4頁)

公発明の名称 半導体装置

②特 願 昭59-192597

裕

22出 願 昭59(1984)9月17日

⑫発明者 奥 秋

東京都港区虎ノ門1丁目7番12号 沖電気工業株式会社内

東京都港区虎ノ門1丁目7番12号

砂代 理 人 弁理士 菊 池 弘

明 細 會

1. 発明の名称

半導体装置

2. 特許請求の範囲

アイランド部に載置された半導体チップの電極と金属細線を介して接続されたリードフレームと、上記半導体チップおおびリードフレームのののののの第1の封止とはで対して、1の対しと、リードフレームを所定角度で折り曲げた第1の折り曲がを埋設するともに台形あるいは逆放物線に折り曲げた第2の折り曲があるに対した第2の対しに倒距とよりなる半導体装置。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、小型多ピンのPLCC(ブラスチックのリード付きキャップキャリャ)の実装に深し、リードの曲りやクラックの発生を防止できるようにした半導体装置に関する。

(従来の技術)

樹脂封止半導体装置(以下ICという)は、プレスまたはエッチング加工された、リードフレームと称される素子搭載部に半導体案子をAu - Si 共晶または樹脂ペーストによって鉄便し、半導体 葉子外部導出燐子電極部(パット部)と外部導出 リードとを金属細線によって導通接続させ、半導体 本素子と金属細線とを接続したリード部分をトラ ンスファーモールディング方式によって倒脂封止 することによって形成される。

このようなICはセラミック半導体装置に比較して原材料的に、また製造コスト的にもはるかに、安価に製造できるので、近年セラミック半導体装置の倒脂封止型半導体装置への転換がなされてい

また、パッケージの小形化、原形化も技術的、また市場の要求する方向である。これらの方向にそった様々の樹脂封止化され、小形化されたチャブキャリャ(日経エレクトロニクス、マイクロデバイス1984.6.11.148P~159P,

1 8 7 P~2 0 5 Pなどに示されている) が製造されている。

セラミンクタイプのチップキャリャは外部のリードのないリードレスチップキャリャと称され、 倒脂対止されたチップキャリャは外部のリードを 短くしたリーディッドチップキャリャと 称され、 これら両者ともに小形化、輝形化され、プリント 基版などへ従来のディップ型のスルーホールなど を利用した装着ではなく、基板の平面に、ハンダ 付けによって装着されている。

ことで、第2 図、第3 図によって従来のチップキャリャを説明する。この第2 図、第3 図は、世来技術によって製造された一般的な P L C C の実装構造である。まず、第2 図に示すように、リードフレーム 1 に Au - Si または倒脂ペースト 2 などによってアイランド部3 に 戴置された半導体チップ 4 を金属細線 5 によって外部導出リード 1 2 と半導体チップ 4 の電極部とを導通させる。

その後、第2図に示すように、トランスファー モールディング方式によって第1の封止樹脂20 (使用される関節はエポキン関節が主に使われる)によつて封止し、外部導出リード12を「J」字形状に折り曲げ加工されるが、第1のリード折り曲げ部21は、ほぼ直角近くにプレス加工によって折り曲げられる。また、第2のリード折り曲げ先機部22もプレス加工によって折り曲げられる。(発明が解決しようとする問題点)

しかしながら、第1のリード折り曲げ部21は 折り曲げによる応力によつてクラックなどが発生 し、「J」字状に折り曲げられたリード12と第 1の封止倒路20とのすきまが接近しているので、 リード12のハンダディップ処理工程でリード 12の酸化皮膜除去などの酸処理液の洗浄作業が 困難であった。

また、酸処理液などによって第1のリード折り 曲げ部21が応力腐食(応力が加わったところが くさび状に腐食する)などの腐食によってリード 強度の劣化などの不都合が生じていた。

さらに、J字状に折り曲げられたリードの内側はハンダディップ処理時にハンダ未着、フラック

スの残疾などが残り、洗浄作業が困難であった。

このように、従来のPLCCは、リード強度の 劣化、わずらわしいリード折り曲げ加工、「J」 字状リードの内側のハンダ処理、洗浄が困難であ るなどの不都合があるとともに、倒胎成形後折り 曲げ加工するので、作業が非常にむずかしく曲線 状に折り曲げるので曲げ加工性がよくない。

ての
 での
 での

この発明は、PLCCを数型において、半導体チップ部およびそれと金属細線を介して接続したリードフレームの1部のみを包囲保護する第1の封止的間と、この第1の封止的間で封止された部分のリードフレームを所定の角度で折り曲げた第1

の折り曲げ部を埋散するとともに台形あるいは逆放物線状に折り曲げた第2の折り曲げ部の内側部

分を埋め込み、その外側部分を貸出するように封 止する第2の封止樹脂とを設けたものである。 (作 用)

この発明によれば、以上のように半導体装置を 構成したので、機能封止を2回に分けて第1の封 止倒脂で半導体チップおよびリードフレームの一 部のみを封止した後、リードフレームを第1,第 2の折り曲げ部を形成し、第1の折り曲げ部は全 体を第2の封止倒脂で埋め込み、第2の折り曲げ 部は内側のみを第2の封止側脂内に埋め込み、第 2の折り曲げ部の外側は第2の封止側脂の外部に 置出させることにより、前記問題点を解決できる。 (更施例)

以下、この発明の半導体装置の実施例について 図面に基づき説明する。第1図はその一実施例の 機成を示す断面図である。この第1図において、 第2図および第3図に示したリードフレーム1に Au - Si または側間ペースト2などによってアイ ランド3に半導体チップ4を搭載し、半導体チップ4の電極とリードフレーム1を金属細線5で接 税したリードフレームを用いてこの発明を実施しており、したがつて、この第1図において、虾2図および第3図と同一部分には同一符号を付するにとどめる。

第1図において、半導体チップ 4 を載置したリードフレーム 1 を第1の封止樹脂 3 0 によつて半導体チップ 4、金属細線 5、金属細線 5 の外部導出接続部などを包囲保護するように樹脂封止する。

その後、外部部出り一ド12を下方向に折り曲け加工して第1の折り曲け部12 aを形成し、さらに、その先端を台形状に折り曲けて第2の折り曲け部32を形成し、第2の封止倒期31によって第1の折り曲け部12 a、第2の折り曲げ部3

この場合、第1の折り曲げ部12 a を第2の封止的間31で包囲し、第2の折り曲げ部32は第1日と、第2の折り曲げ部32は第1日と、9日の近にを分埋め込むような形にする。ひれは成型金型にセットして射出成形することにより、外部導出リード12の第2の折り曲げ部32は第2の封止的間に密碧してしつかり固

ボルの封止例船30と第2の封止例船31の界面33は、平面接触だと密着強度がないので、歯肛のかみ合う状態で接触した方が密着強度が増加する。

なお、外部リード12の第2の折り曲げ部32 の形状は第1図のほかに、逆放物線状にすること によって応力をより減少できる。

(殖明の効果)

以上詳細に説明したようにこの発明によれば、 対別対止を2回に分割して外部は出りードの折り 曲げ加工後、折り曲け路を倒聞封止するようにし たので、従来のようにリードをJ字状に折り曲げ たことによる直角に近い折り曲け部分があったの に対して、この発明は、倒聞封止部から外部導出 リードが突き出さなくなり、リード曲がりなども なく、また、リード折り曲げによるクラックなど もなくなるという利点がある。

4. 図面の簡単な説明

第1図はこの発明の半導体装置の一実施例の断面図、第2図および第3図はそれぞれ従来のPLCC

定される。

このように、倒船封止工程を2回に分割し、外部導出リード12を倒船封止することによつて、封止倒船から突き出たリードを急角度で折り曲げ加工することによつて発生した、リードのクラックなどがなく、リードの第2の折り曲げ部32が 倒船封止されているので、リード曲がりなどもなく、リード折り曲げ工程が容易である。

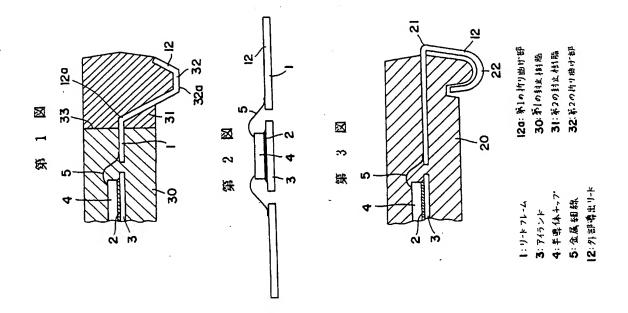
また、第2の封止樹脂31から突出した第2の 折り曲げ部32のリード表面32aには第2の封 止倒脂31の充塡のときにモールドフラッシュと いわれる極硬い倒脂皮硬が形成されるが、液体ホ ーニングといわれる水溶液中に研友剤を含ませて (配合して)、加圧して吹き付ける方法によって 容易に除去できる。

なお、第1の封止樹脂30による封止後、リード折り曲げ前にリード表面をハング処理をしておくと、第2の樹脂封止後リード酸処理がなく、リードと樹脂との界面から処理薬品などの浸入が防止できる。

装置の断面図である。

1 … リードフレーム、3 … アイランド部、4 … 半導体チップ、5 … 半導体細線、1 2 … 外部リード、1 2 a … 第 1 の折り曲げ部、3 0 … 第 1 の封 止め間、3 1 … 第 2 の封止的間、3 2 … 第 2 の折 り曲げ部。

> 特許出願人 - 沖電気工泵株式会社 代理人 - 弁理士 - 朝 - 池 - 弘



PAT-NO:

JP361071652A

DOCUMENT-IDENTIFIER: JP 61071652 A

TITLE:

SEMICONDUCTOR DEVICE

PUBN-DATE:

April 12, 1986

INVENTOR-INFORMATION:

NAME

OKUAKI, YUTAKA

INT-CL (IPC): H01L023/48, H01L023/28

US-CL-CURRENT: 257/730, 257/790, 257/E23.048,

257/E23.124, 257/E23.126

ABSTRACT:

PURPOSE: To prevent the generation of cracks by a method wherein the chip part and part of the lead frame are sealed with sealing resin; next, the bent part of the lead frame is buried and sealed so that this part of trapezoidal or reverse parabolic form is embedded in inside and exposed in

outside.

CONSTITUTION: The lead frame 1 with a semiconductor chip 4 is resin-sealed

so that the semiconductor chip 4, metallic fine wires 5, outer lead connections

of the wires 5, etc. are protected by surrounding with a sealing resin 30.

Thereafter, the bent part 12a is formed by bending downward the outer leads 12;

further, its tip is trapezoidally bent into the bent part 32, and the bent

parts 12a and 32 are resin-sealed with a sealing resin 31. In this case, the

bent part 12a is surrounded with the sealing resin 31, and the bent part 32 is

half- embedded. This manner allows no projection of outer leads out of the

resin- sealed part and can prevent the generation of lead bending and cracks caused by lead bending.

COPYRIGHT: (C)1986,JPO&Japio

----- KWIC -----

Document Identifier - DID (1):

JP 61071652 A